



Laboratorio – Simulador de memoria caché (SMPCache).

1. **Profesor:** Sander A. Pacheco Araya.

Sitio WEB: www.kumbaya.name.

Tiempo: 2 horas.

2. **Descripción:**

A. Primer trabajo práctico de simulación de memoria caché con un simulador.

B. Trabajo en grupos.

3. **Objetivos:**

Objetivos:

El objetivo de este proyecto es aprender a utilizar el simulador SMPCache y realizar un estudio de los principales protocolos de coherencia de cachés basados en bus.

ver parámetros importantes de la ejecución como son las transacciones del bus, los fallos de caché, etc.

Materiales:

1. <http://arco.unex.es/smpcache/FernandoPardo.pdf> (descripción del laboratorio a seguir)
2. Software de simulación
<http://kumbaya.name/ci1210/SOFTWARE/SIMULADOR%20CACHE/InstallSMPCache3.zip>

Procedimiento:

- 1) Desarrollar los pasos indicados en el documento referenciado
- 2) Los archivos y referencias están en el siguiente enlace:
<http://arco.unex.es/smpcache/SMPCacheSpanish.htm>

Reporte de laboratorio:

Debe incluir objetivos, materiales, procedimientos, resultados (tablas, diagramas, etc.), anomalías, conclusiones (individuales), bibliografía, tal como se ha indicado.

Se deben de responder las preguntas indicadas en las instrucciones del laboratorio

Fecha de entrega: jueves 13 de junio antes de las 18:00 horas